## CIRCUITOS ELECTRÓNICOS DIGITALES ESCUELA POLITÉCNICA SUPERIOR – UNIVERSIDAD AUTÓNOMA DE MADRID Guía de Problemas nº1:

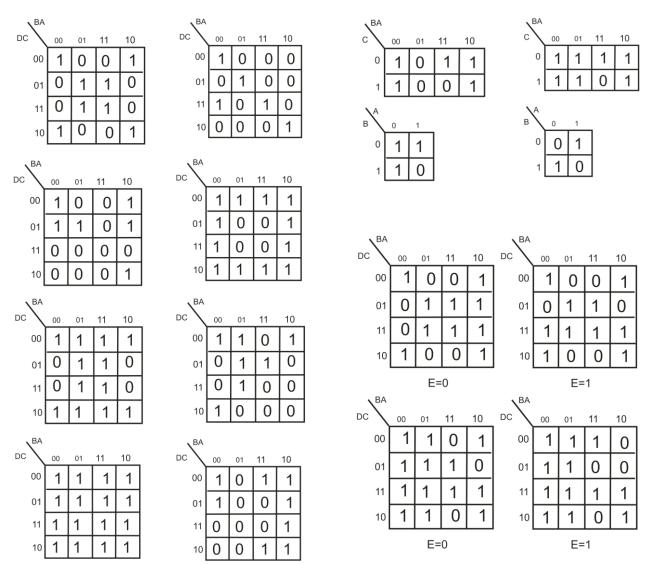
Tema: Circuitos Combinacionales Hoja: Mapas Veich-Karnaugh

Puede verificar los ejercicios con la app Android Karn Map del DSLab UAM:



https://play.google.com/store/apps/details?id=dslab.education.karnmap&hl=es

1. Simplificar y hallar función lógica mínima correspondiente a los siguientes mapas. Dibujar la función resultante para cada caso con puertas AND, OR e INV.



<b>\</b> BA					<b>\</b> BA				
DC \	00	01	11	10	DC \	00	01	11	10
00	1	1	0	1	00	0	1	0	0
01	0	1	1	0	01	0	1	0	0
11	0	0	1	1	11	0	1	1	0
10	0	0	0	1	10	0	1	0	0
E=0						E=	:1		

El mapa K adjunto representa una función F(DCBA). Hallar la expresión mínima de la misma de dos maneras diferentes:

- a. Utilizando las redundancias X para reducir la expresión final (utilice el diagrama izq.)
- b. Considerando las redundancias X = 0 en todos los casos (utilice el diagrama der.)
- c. Indique que ventaja tiene NO utilizar redundancia.

BA				
DC	00	01	11	10
00	1	0	0	0
01	x	1	1	0
11	1	х	1	0
10	х	0	0	1

BA				
DC	00	01	11	10
00	1	0	0	0
01	X	1	1	0
11	1	х	1	0
10	x	0	0	1

- 2. Diseñar y simplificar por K un circuito que recibe un número BCD y pone su salida a 1 cuando dicho número es primo. Utilice redundancia.
- 3. Hallar C0 como función de las entradas. Simplificar por K

